

Internacionales:

2010

- **"Mathematical Morphology for Design and Manufacturing"**, Jimeno–Morenilla, A.; Molina–Carmona, R.; Sánchez–Romero, J.L. Mathematical Models Of Addictive Behaviour, Medicine & Engineering, Valencia, Septiembre 2010.
- **"A novel co-design approach for soft errors mitigation in embedded systems"**. Restrepo-Calle, F., Martínez-Álvarez, A., Palomo, F. R., Guzmán-Miranda, H., Aguirre, M. A., and Cuenca-Asensi, S. (2010). In Proceedings of the 11th European Conference on Radiation and its Effects on Components and Systems RADECS 2010. Langenfeld, Austria. Sept 20 - 24, 2010.
- **"Rapid Prototyping of Radiation-Tolerant Embedded Systems on FPGA"**. F. Restrepo-Calle, A. Martínez-Álvarez, F.R. Palomo, H. Guzmán-Miranda, M.A. Aguirre and S. Cuenca-Asensi. In the 20th International Conference on Field Programmable Logic and Applications FPL 2010. Pags. 326-331. Milano, ITALY, Aug. 31st - Sep. 2nd, 2010. ISBN: 978-0-7695-4179-2.
- **"Application-Driven Co-design of Fault-Tolerant Industrial Systems"**. F. Restrepo-Calle, A. Martínez-Álvarez, H. Guzmán-Miranda, F.R. Palomo, and S. Cuenca-Asensi. In IEEE International Symposium on Industrial Electronics, ISIE 2010, July 4-7, 2010. Bari, Italy. ISBN: 978-1-4244-6391-6.
- **"A Compiler-Based Infrastructure for Fault-Tolerant Co-Design"**. Felipe Restrepo-Calle, Antonio Martínez-Álvarez, Hipólito Guzmán-Miranda, F.R. Palomo, M.A. Aguirre, and Sergio Cuenca-Asensi. In the 13th International Workshop on Software and Compilers for Embedded Systems, SCOPES 2010, June 28-29, 2010 Schloss Rheinfels, St. Goar, Germany. ISBN: 978-1-4503-0084-1.
- **"Hardening Development Environment of Embedded Systems"**, F. Restrepo-Calle, A. Martínez-Álvarez, F. R. Palomo, S. Cuenca-Asensi, M. A. Aguirre; Second Workshop on Design for Reliability, Pisa (Italia), Enero.

2009

- **"Reconfigurable Architecture for embedding web services"**. S. Cuenca-Asensi, H. Ramos-Morillo, H. Llorens-Martínez, F. Maciá-Pérez. . 4th Southern Conference on Programmable Logic, Argentina 2008.
- **Hardware implementation of a STEP-NC enabled CNC for turning lathe machining"**. Martinez, A., Sanchez, J.L., Cuenca, S., Jimeno, A., 35th Annual Conference of the IEEE Industrial Electronics Society, Oporto (Portugal), Noviembre.
- **"Using Gaussian Processes in Bayesian Robot Programming"** Aznar, F., Pujol,

F., Pujol, M., Rizo, R.; International Work-Conference On Artificial And Natural Neural Networks (IWANN), Salamanca, Junio.

- **"Colour Image Compression Based on the Embedded Zerotree Wavelet"**, Pujol, F., Mora, H., Jimeno, A., Sánchez, J.L.; International Work-Conference On Artificial And Natural Neural Networks (IWANN), Salamanca, Junio.

2008

- **"Architecture Implementation of an improved Decimal CORDIC Method"**. Sanchez, J.L.; Mora, H.; Mora, J.; Jimeno, A., IEEE International Conference on Computer Design, Lake Tahoe (EE.UU.), Octubre.

- **"An iterative method for improving decimal calculations on computers"**. Sanchez, J.L.; Mora, H.; Mora, J.; Ferrández, F.J.; Jimeno, A., Mathematical Models in Medicine & Engineering 2008 (IMM 2008), Valencia, Septiembre.

- **"A High Performance Architecture for Rotating Decimal Coordinates"**. Sanchez, J.L.; Mora, H.; Mora, J.; Jimeno, A., IEEE International Symposium on Industrial Electronics, Cambridge (Reino Unido), Junio.

- **"Reconfigurable architecture for embedding web services"**, S. Cuenca-Asensi, H. Ramos-Morillo, H. Llorens-Martínez, F. Maciá-Pérez; IVSouthern Conference on Programmable Logic, Bariloche (Argentina), Marzo.

2007

- **"Performance Evaluation of FPGA-embedded web servers"**, CUENCA, S., GREDIAGA, A., LLORENS, H., ALBERO, M.; IEEE INTERNATIONAL CONFERENCE ON ELECTRONICS, CIRCUITS AND SYSTEMS, Marrakech, Diciembre.

- **"A hardware/software architecture for tool path computation. An application to turning lathe machining"**, CUENCA, S., MARTÍNEZ, A., JIMENO, A., SÁNCHEZ, J.L.; INTERNATIONAL CONFERENCE ON EMBEDDED COMPUTER SYSTEMS: ARCHITECTURES, MODELING AND SIMULATION, Isla de Samos (Grecia), Julio.

- **"EZW-Based Image Compression with Omission and Restoration of Wavelet Subbands"**, FRANCISCO A. PUJOL, HIGINIO MORA, JOSÉ LUIS SÁNCHEZ, ANTONIO JIMENO.; IBEROAMERICAN CONFERENCE ON PATTERN RECOGNITION, Viña del Mar-Valparaíso (Chile), Noviembre

- **"Accelerating tool path computing in turning lathe machining"**, JIMENO, A., CUENCA, S., MARTÍNEZ, A., SÁNCHEZ-ROMERO, J.L.; SOUTHERN CONFERENCE ON PROGRAMMABLE LOGIC, Mar del Plata (Argentina), Febrero.

- **"Accelerating tool path computing in cad/cam: a fpga architecture for turning lathe machining"**, JIMENO-MORENILLA, A., MARTÍNEZ, A., CUENCA, S., SÁNCHEZ-ROMERO, J.L.; INTERNATIONAL CONFERENCE ON FIELD PROGRAMMABLE LOGIC AND APPLICATIONS, Amsterdam (Países Bajos), Agosto.

- **"A fast architecture for radix 10 coordinates rotation"**, JIMENO-MORENILLA, A., MORA-MORA, H., SÁNCHEZ-ROMERO, J.L., PUJOL-LÓPEZ, F.; SOUTHERN CONFERENCE ON PROGRAMMABLE LOGIC, Mar del Plata (Argentina), Febrero.

- **"A Cordic-based Architecture for High Performance Decimal Calculations"**, SÁNCHEZ-ROMERO, J.L., JIMENO-MORENILLA, A., MORA-MORA, H., MORA-PASCUAL, J., PUJOL-LÓPEZ, F.; 2007 IEEE INTERNATIONAL SYMPOSIUM ON INDUSTRIAL ELECTRONICS (ISIE 2007), Vigo, Junio.

2006

- **"Novel Simulink Blockset for image processing codesign"**, A. TOLEDO, J.SUARDÍAZ, S.CUENCA, A. GREDIAGA.; IEEE MEDITERRANEAN ELECTROTECHNICAL CONFERENCE, Benalmádena, Málaga, Mayo

- **"Co-design environment for computer vision Hw/Sw systems"**, A. TOLEDO, SERGIO CUENCA, JUAN SUARDÍAZ.; INTERNATIONAL WORKSHOP ON INFORMATION OPTICS, Toledo, Junio

- **"Automatic synthesis of data-flow systems using a high level codesign tool. Application to vision processors."**, ANTONIO MARTÍNEZ ÁLVAREZ, LEONARDO MARIA REYNERI, FRANCISCO J., PELAYO VALLE.; IEEE MEDITERRANEAN ELECTROTECHNICAL CONFERENCE, Benalmádena, Málaga, Mayo

- **"A codesign tool for high level synthesis of vision models on FPL"**, ANTONIO MARTÍNEZ, LEONARDO REYNERI, FRANCISCO PELAYO, CHRISTIAN MORILLAS, SAMUEL ROMERO.; INTERNATIONAL CONFERENCE ON FIELD PROGRAMMABLE LOGIC AND APPLICATIONS, Madrid, Agosto

- **"A ghost bit based finite field arithmetic for FPGAs"**, CLIMENT, J. J., GARCÍA CRESPI, F., GREDIAGA, A.; INTERNATIONAL E-CONFERENCE ON COMPUTER SCIENCE, Julio

- **"A scalable finite field multiplier with interleaving reduction"**, CLIMENT, J.J., GARCÍA CRESPI, F., GREDIAGA, A.; INTERNATIONAL E-CONFERENCE ON COMPUTER SCIENCE, Julio

- **"Ip core opb ethernet v1. 02. A for firewall architectures"**, GREDIAGA A., GARCÍA-CRESPI F., IBARRA F., BROTONS F.; INTERNATIONAL E-CONFERENCE ON COMPUTER SCIENCE, Julio

- **"Application of Neural Networks in Network Control and Information Security"**, GREDIAGA A., GARCÍA F., IBARRA F., BROTONS F., LEDESMA,B.; ISSN : INTERNATIONAL SYMPOSIUM ON NEURAL NETWORKS, Chengdu, Mayo

- **"High Level Synthesis"**, LEONARDO MARIA REYNERI, ANTONIO MARTÍNEZ ÁLVAREZ.; IEEE MEDITERRANEAN ELECTROTECHNICAL CONFERENCE, Benalmádena, Málaga, Mayo

2005

- **"Automatic Generation of Bio-inspired retina-like Processing Hardware"**, ANTONIO MARTÍNEZ, LEONARDO M. REYNERI, FRANCISCO J. PELAYO, SAMUEL F. ROMERO, CHRISTIAN A. MORILLAS, BEGOÑA PINO.; INTERNATIONAL WORK-CONFERENCE ON ARTIFICIAL AND NATURAL NEURAL NETWORKS (IWANN), Barcelona, Junio

- **"A Computational Tool to Test Neuromorphic Encoding Schemes for Visual Neuroprostheses"**, CHRISTIAN A. MORILLAS, SAMUEL F. ROMERO, ANTONIO MARTÍNEZ, FRANCISCO J. PELAYO, EDUARDO FERNÁNDEZ.; INTERNATIONAL WORK-CONFERENCE ON ARTIFICIAL AND NATURAL NEURAL NETWORKS (IWANN), Barcelona, Junio

- **"A Design Framework to Model Retinas"**, CHRISTIAN A. MORILLAS, SAMUEL F. ROMERO, ANTONIO MARTÍNEZ, FRANCISCO J. PELAYO, EDUARDO ROS, EDUARDO FERNÁNDEZ.; INTERNATIONAL WORKSHOP ON INFORMATION PROCESSING IN CELLS AND TISSUES, York, Agosto

- **"Domain-Specific Codesign for Automated Visual Inspection Systems"**, CUENCA, S., CÁMARA, A., SUARDÍAZ, J., TOLEDO, A.; IBERIAN CONFERENCE ON PATTERN RECOGNITION AND IMAGE ANALYSIS, IBPRIA, Estoril, Junio

- **"An Electronic Reconfigurable Neural Architecture for Intrusion Detection"**, FRANCISCO IBARRA, ÁNGEL GREDIAGA, F. GARCÍA-CRESPI, A. CÁMARA.; INTERNATIONAL WORK-CONFERENCE ON THE INTERPLAY BETWEEN NATURAL AND ARTIFICIAL COMPUTATION, Las palmas de Gran Canaria, Junio

- **"Xilinx System Generator Based HW Components for Rapid Prototyping of Computer Vision SW/HW Systems"**, TOLEDO, A., CHICOTE, C., SUARDÍAZ, J., CUENCA, S.; IBERIAN CONFERENCE ON PATTERN RECOGNITION AND IMAGE ANALYSIS, IBPRIA, Estoril, Junio

2004

- **"Efficient tool path computing in cad/cam. Distributed computation for trajectory generation"**, JIMENO, A., MACIÁ, F., GARCÍA-CHAMIZO, J.; HIGH PERFORMANCE COMPUTING FOR COMPUTATIONAL SCIENCE, Valencia, Junio

- **"Models and tools for testing visual neuroprosthesis"**, S. ROMERO, C. MORILLAS, A. MARTÍNEZ, F. J. PELAYO, E. FERNÁNDEZ.; 4TH FORUM OF EUROPEAN NEUROSCIENCE, FENS, Lisboa, Julio

2003

- **"Texture Analysis based on Local Semicovers"**, CUENCA, S.; IEEE INTERNATIONAL CONFERENCE ON IMAGE ANALYSIS AND PROCESSING, Mantova, Septiembre
- **"New Texture Descriptor for High-Speed Web Inspection Applications"**, CUENCA, S., CÁMARA, A.; IEEE ICIP-INTERNATIONAL CONFERENCE ON IMAGE PROCESSING, Barcelona, Septiembre
- **"Retina-like Processing and Coding Platform for Cortical Neuro-stimulation"**, F. J. PELAYO, A. MARTÍNEZ, C. MORILLAS, S. ROMERO, L. SOUSA, P. TOMÁS.; INTERNATIONAL CONFERENCE OF THE IEEE EMBS, Cancún, Septiembre
- **"Cortical Visual Neuroprosthesis for the Blind: Retina-like Software/Hardware Preprocessor"**, F. J. PELAYO, A. MARTÍNEZ, S. ROMERO, C. MORILLAS, E. ROS, E. FERNÁNDEZ.; INTERNATIONAL IEEE EMBS CONFERENCE ON NEURAL ENGINEERING, Capri, Marzo
- **"Translating Image Sequences into Spike Patterns for Cortical Neuro-stimulation"**, F.J. PELAYO, S. ROMERO, C. MORILLAS, A. MARTÍNEZ, E. ROS, E. FERNÁNDEZ.; THE ANNUAL COMPUTATIONAL NEUROSCIENCE MEETING, Alicante, Julio
- **"FPL bioinspired visual encoding system to stimulate cortical neurons in real time"**, L. SOUSA, P. TOMÁS, F. J. PELAYO, A. MARTÍNEZ, C. MORILLAS, S. ROMERO.; INTERNATIONAL CONFERENCE ON FIELD PROGRAMMABLE LOGIC AND APPLICATIONS, Lisboa, Septiembre

2002

- **"Utilización de Redes Neuronales para la Detección de Intrusos"**, GREDIAGA-OLIVO, A., LEDESMA, B., IBARRA, F., BROTONS, F.J.; CONGRESO IBEROAMERICANO DE SEGURIDAD INFORMÁTICA, Moreilla, Febrero

2001

- **"Accelerating automatic inspection of textured surfaces with a hybrid reconfigurable architecture"**, CUENCA, S.A., IBARRA, F.; INTERNATIONAL CONFERENCE ON QUALITY CONTROL BY ARTIFICIAL VISION, Le Creusot, Mayo
- **"Reconfigurable frame-grabber for real-time automated visual inspection (RT-AVI) systems"**, CUENCA, S.A., IBARRA, F., ALVAREZ, R.; INTERNATIONAL CONFERENCE ON FIELD-PROGRAMMABLE LOGIC AND APPLICATIONS, Belfast, Agosto
- **"Accelerating statistical texture analysis with an FPGA-DSP hybrid architecture"**, CUENCA, S.A., IBARRA, F., CÓRCOLES, V.; IEEE SYMPOSIUM ON FIELD-PROGRAMMABLE

CUSTOM COMPUTING MACHINES, Rohnert Park, Mayo

- **"A comparative study of texture analysis algorithms in textile inspection applications"**, IBARRA, F., CUENCA, S., GARCÍA, F., LORENZO, J.J., MORALES, J.L.; SIMPOSIUM NACIONAL DE RECONOCIMIENTO DE FORMAS Y ANÁLISIS DE IMAGEN (SNRFAI), Benicàssim, Mayo
- **"A comparative study of texture analysis algorithms in textile inspection applications"**, CUENCA, S., PICÓ, F., CRESPI, G., LORENZO, J.J., MORALES, J.L.; SCANDINAVIAN CONFERENCE ON IMAGE ANALYSIS (IAPR), Bergen, Junio

2000

- **"A dsp implementation of an aom and its application to defects detection in textile material"**, IBARRA, F., GARCÍA, F., CUENCA, S., MORALES, J.L., LORENZO, J.J.; ALL-UKRAINIAN INTERNATIONAL CONFERENCE ON SIGNAL/IMAGE PROCESSING AND PATTERN RECOGNITION, Kiev, Noviembre

Nacionales:

2010

- **"Prototipado Rápido de Sistemas Empotrados Tolerantes a Radiación en FPGA"**. Felipe Restrepo-Calle, Antonio Martínez-Álvarez, F.R. Palomo, H. Guzmán-Miranda, M.A Aguirre, Sergio Cuenca-Asensi. Actas de las X Jornadas de Computación Reconfigurable y Aplicaciones JCRA 2010. Valencia, España, Septiembre 2010. ISBN: 978-84-92812-56-1. Págs. 261 – 268.
- **"Mitigación automática de soft-errors en nuevas aplicaciones de los sistemas empotrados"**. Felipe Restrepo-Calle, Antonio Martínez-Álvarez, H. Guzmán-Miranda, F.R. Palomo, M.A Aguirre, Sergio Cuenca-Asensi. Actas del I Simposio en Computación Empotrada, SiCE 2010. Valencia, España, Septiembre 2010. ISBN: 978-84-92812-69-1. Págs. 25 – 32.
- **"Mejora del rendimiento de una aplicación mediante la determinación automática de las opciones óptimas de compilación"**. Luis Alberto Vivas Tejuelo, Jorge Calvo Zaragoza, Felipe Restrepo-Calle, Sergio Cuenca-Asensi, Andrés Ortiz García, Antonio Martínez-Álvarez. Actas de las XXI Jornadas de Paralelismo. Valencia, España, Septiembre 2010. ISBN: 978-84-92812-49-3. Págs. 159 – 165.

2009

- **"Redes híbridas para la autoverificación de integridad de aplicaciones"**. Nuñez Musa Y., Sepúlveda R., Humberto D., Cuenca Asensi, Alicante, Octubre.
- **"Procesamiento de imagen en tiempo real con FPGA desde una perspectiva de alto nivel: codec con DCT"**. Guerra P., Cuenca Asensi S., IX Jornadas sobre Computación

Reconfigurable y Aplicaciones, Alcalá de Henares, Madrid, Septiembre.

2008

- **"Implementación en FPGA de una cámara IP"**, RESTREPO, F., LLORENS, H., CUENCA, S.; VIII JORNADAS DE COMPUTACIÓN RECONFIGURABLE Y APLICACIONES (JCRA), Móstoles, Madrid, Septiembre.

2007

- **"Acciones de dinamización de las titulaciones"**, GREDIAGA. ; JORNADAS NACIONALES DE METODOLOGÍAS ECTS, Badajoz, Septiembre

2006

- **"Adaptación de los Sistemas Operativos al Espacio Europeo de Educación Superior"**, GIL, D., SORIANO, A., RUIZ, D., MORA H., DAVIA, M., MONTEJO, C.A.; JORNADAS DE ENSEÑANZA UNIVERSITARIA DE LA INFORMÁTICA (JENUI), Bilbao, Julio

- **"Evaluación de estándares en objetos de aprendizaje dentro del EEES"**, J.R. RICO, P. PERNÍAS PECO, R.C. CARRASCO JIMENEZ, A. GREDIAGA, M. MARCO SUCH, B. LEDESMA LATORRE.; IV JORNADAS DE REDES DE INVESTIGACIÓN EN DOCENCIA UNIVERSITARIA, UNIVERSIDAD DE ALICANTE, Junio

- **"Software libre para la evaluación de arquitecturas paralelas"**, RUIZ-FERNÁNDEZ, D, CUENCA-ASENSI, S, DAVIA-ARACIL, M., AZORÍN-LÓPEZ, J.; II JORNADAS POR EL CONOCIMIENTO ABIERTO Y EL SOFTWARE LIBRE DE LA UNIVERSIDAD DE ALICANTE, Alicante, Noviembre>

2005

- **"Herramientas Libres para trabajar con lenguajes de descripción de hardware: simulación y síntesis"**, ANTONIO MARTÍNEZ.; JORNADAS SOBRE COMPUTACIÓN RECONFIGURABLE Y APLICACIONES., Granada, Septiembre

- **"Automatic synthesis of vision processors on reconfigurable hardware"**, ANTONIO MARTÍNEZ, FRANCISCO J. PELAYO, CHRISTIAN A. MORILLAS, LEONARDO M. REYNERI, SAMUEL ROMERO.; JORNADAS SOBRE COMPUTACIÓN RECONFIGURABLE Y APLICACIONES., Granada, Septiembre

- **"Software libre para la evaluación de arquitecturas paralelas"**, RUIZ-FERNÁNDEZ, D, CUENCA-ASENSI, S, DAVIA-ARACIL, M., AZORÍN-LÓPEZ, J.; II JORNADAS POR EL CONOCIMIENTO ABIERTO Y EL SOFTWARE LIBRE DE LA UNIVERSIDAD DE ALICANTE, Alicante, Noviembre

- **"Plataforma para el desarrollo de Sistemas de Inspección Visual Automáticos"**

basados en Tecnologías Reconfigurables ", CUENCA S, GREDIAGA A, LEDESMA B, SUARDIAZ, J, TOLEDO A, TOLEDO F.; JORNADAS SOBRE COMPUTACION RECONFIGURABLE Y APLICACIONES, Granada, Junio

- **"Modelado Dinámico 3D del Tracto Urinario Inferior: un enfoque didáctico"**, DAVIA ARACIL, M., SORIANO PAYÁ, A., RUIZ FERNÁNDEZ, D., GIL MÉNDEZ, D, MONTEJO HERNÁNDEZ, C.A.; CONGRESO ANUAL DE LA SOCIEDAD ESPAÑOLA DE INGENIERÍA BIOMÉDICA (CASEIB), Madrid, Noviembre

- **"Sistema de transporte autónomo"**, GREDIAGA A, LEDESMA B, BAEZA P, CUENCA S, IBARRA P.; JORNADAS DE COMPUTACIÓN RECONFIGURABLE Y APLICACIONES, Granada, Septiembre

- **"Protección intelectual de las tecnologías de la información y su aplicación a circuitos reconfigurables** ", IBARRA, F, GREDIAGA, A., LEDESMA, B., CUENCA, S., GARCIA, F.; JORNADAS SOBRE COMPUTACION RECONFIGURABLE Y APLICACIONES, Granada, Junio

- **"A Research Platform for Visual Neuroprostheses"**, S. ROMERO, C. MORILLAS, A. MARTÍNEZ, F. PELAYO, E. FERNÁNDEZ.; SIMPOSIO DE INTELIGENCIA COMPUTACIONAL (IEEE COMPUTATIONAL INTELLIGENCE SOCIETY), Palacio de Exposiciones y Congresos de Granada, Septiembre

2004

- **"Generador automático de sistemas bioinspirados de visión en hardware reconfigurable** ", A. MARTÍNEZ, F.J. PELAYO, C. MORILLAS, S. ROMERO, R. CARRILLO, B. PINO.; JORNADAS SOBRE COMPUTACIÓN RECONFIGURABLE Y APLICACIONES, Barcelona, Septiembre

- **"Laboratorio Remoto de Estructuras de Computadores basado en Hardware Reconfigurable** ", ÁNGEL GREDIAGA, SERGIO CUENCA, FRANCISCO COLOM, JOSE DURÁ.; JORNADAS DE COMPUTACION RECONFIGURABLE Y APLICACIONES, Barcelona, Septiembre

- **"Arquitectura SoC para sistemas de inspección visual automáticos"**, CUENCA, S., GREDIAGA, A., LEDESMA, B., CÁMARA, A.; JORNADAS SOBRE COMPUTACIÓN RECONFIGURABLE Y APLICACIONES, Barcelona, Septiembre

- **"Arquitectura SoC para sistemas de Inspección Visual Automáticos"**, SERGIO CUENCA, ÁNGEL GREDIAGA, BERNARDO LEDESMA.; JORNADAS DE COMPUTACION RECONFIGURABLE Y APLICACIONES, Barcelona, Septiembre

- **"Tecnologías 3D de diseño y fabricación de calzado"**, JIMENO, A.; JORNADAS SOBRE DOMÓTICA Y AUTOMATIZACIÓN INDUSTRIAL, Universidad de Alicante, Noviembre

2003

- **"Entorno de cosimulación y codiseño de sistemas de inspección visual**

automáticos basado en Handel-C ", JORNADAS SOBRE COMPUTACIÓN RECONFIGURABLE Y APLICACIONES., Madrid, Septiembre

- **"Desarrollo de un simulador para el estudio de las estructuras del computador y su ruta de datos** ", áNGEL GREDIAGA; ENCUENTRO SOBRE APLICACIÓN DE LAS NUEVAS TECNOLOGÍAS EN LA MEJORA DE LA ENSEÑANZA UNIVERSITARIA, Alicante, Julio

- **"A reconfigurable machine to model the first stages of the human visual pathway"**, F. J. PELAYO, C. MORILLAS, A. MARTÍNEZ, S. ROMERO, E. ROS, B. PINO.; JORNADAS SOBRE COMPUTACIÓN RECONFIGURABLE Y APLICACIONES, Madrid, Septiembre

- **"Robot Rastreador "Fisgón"**", GREDIAGA A, BAEZA P.; WORKSHOP SOBRE AGENTES FÍSICOS (WAF), Alicante

2002

- **"ECODE: Entorno integrado de desarrollo para CODE-2"**, A. MARTÍNEZ, A.PRIETO, H.POMARES, P.CASTILLO.; JORNADAS DE ENSEÑANZA UNIVERSITARIA DE LA INFORMÁTICA (JENUI), Cáceres, Julio

- **"Implementación de hardware reconfigurable de un modelo de retina"**, A. MARTÍNEZ, S. ROMERO, E. ROS, A. PRIETO, F.J. PELAYO.; JORNADAS DE COMPUTACION RECONFIGURABLE Y APLICACIONES, Almuñécar (Granada), Septiembre

- **"Un computador didáctico elemental (CODE-2)"**, A. PRIETO, PELAYO, F. GÓMEZ-MULA, J.ORTEGA, A. CAÑAS, A. MARTÍNEZ, F.J. FERNÁNDEZ.; JORNADAS DE ENSEÑANZA UNIVERSITARIA DE LA INFORMÁTICA (JENUI), Cáceres, Julio

2001

- **"Procesamiento de imagen en tiempo real mediante hardware reconfigurable de bajo coste** ", CUENCA, S., HERNÁNDEZ, A., MORALES, J.L.; JORNADAS SOBRE COMPUTACIÓN RECONFIGURABLE Y APLICACIONES., Alicante, Septiembre

- **"Desarrollo de arquitecturas hardware de bajo coste para el preprocesado de imágenes en tiempo real sobre dispositivos reconfigurables** ", IBORRA, A., NAVARRO, P.J., CUENCA, S. ET AL.; JORNADAS SOBRE COMPUTACIÓN RECONFIGURABLE Y APLICACIONES., Alicante, Septiembre

- **"Lógica reconfigurable para la generación de trayectorias cam."**, JIMENO MORENILLA, A.M., CUENCA ASENSI, S.; JORNADAS SOBRE COMPUTACIÓN RECONFIGURABLE Y APLICACIONES., Alicante, Septiembre

- **"I Jornadas sobre Computación REconfigurable y Aplicaciones"**, CUENCA, S.; JORNADAS SOBRE COMPUTACIÓN RECONFIGURABLE Y APLICACIONES, Alicante,

Septiembre 2001

2000

- **"Desarrollo de proyectos hardware de visión y procesamiento de señal digital sobre FPGAs"**, CUENCA-ASENSI, S.A., GUERRERO-ROMERO, J.M., GONZALEZ-ONRUBIA A., ESTEVE-SOLER, V.; JORNADAS DE ENSEÑANZA UNIVERSITARIA DE LA INFORMÁTICA (JENUI), Alcalá de Henares, Septiembre
- **"Adaptación del prm sobre superficies libres. Aplicación a entornos cad/cam"**, SáEZ, J.M., JIMENO, A., PUCHOL, J.A., MOLINA, R.; CONGRESO ESPAÑOL DE INFORMÁTICA GRÁFICA, Castellón, Junio